**ORGANIZACION DE COMPUTADORAS**

**TP Nº2**



Alumno: Jeriel Estrada Candiano

Profesor: Santiago Trini

Fecha de Entrega: 06/04/2025

|  |  |  |
| --- | --- | --- |
| Assembler | Lenguaje Maquina (binario) | Pseudocodigo |
| Lw A, 12(B) | 100011 10001 01000 0000000000001100 | A = memoria [B + 12] |
| Addi A, B, 5 | 001000 10011 01010 0000000000000101 | A = B + 5 |
| Sub C, D, A | 000000 01100 01101 01011 00000 100010 | C = D - A |
| J A | 000010 00000000010000000000000100 | Salta a A |
| Sw A, 100(D) | 101011 11101 01001 0000000001100100 | Memoria [D + 100] = A |
| Jr D | 000000 11111 00000 00000 00000 001000 | Salta a la dirección de retorno D |
| Add E, A, D | 000000 00101 00110 00010 00000 100000 | E = A + D |
| Lb T, offset(B) | 100000 11101 00010 0000000000100000 | T = [B + offset] |
| Sb T, offset(H) | 111111 11100 00100 0000000000000000 | Memoria [H] = T |